

Schema för E4 P2

v44	Måndag	29/10	Tisdag	30/10	Onsdag	31/10	Torsdag	1/11	Fredag	2/11	v44
8:00											8:00
9:00											9:00
10:00				F VHDL							10:00
11:00				V3							11:00
12:00											12:00
13:00				L3 & 4 VHDL							13:00
14:00				Uppsamlings lab.							14:00
15:00											15:00
16:00											16:00
17:00											17:00
v45	Måndag	5/11	Tisdag	6/11	Onsdag	7/11	Torsdag	8/11	Fredag	9/11	v45
8:00											8:00
9:00											9:00
10:00				F VHDL		F NetJ					10:00
11:00				V3		E1					11:00
12:00											12:00
13:00				L5 VHDL		Ö NetJ					13:00
14:00	F NetJ			Miniproj. del I		B22-25					14:00
15:00	F1					L NetJ					15:00
16:00						LQ304-306					16:00
17:00											17:00
v46	Måndag	12/11	Tisdag	13/11	Onsdag	14/11	Torsdag	15/11	Fredag	16/11	v46
8:00											8:00
9:00	L NetJ										9:00
10:00	LQ304-306					F NetJ					10:00
11:00						D1					11:00
12:00											12:00
13:00						Ö NetJ					13:00
14:00	F NetJ					B22-25					14:00
15:00	Q1					L NetJ					15:00
16:00						LQ304-306					16:00
17:00											17:00
v47	Måndag	19/11	Tisdag	20/11	Onsdag	21/11	Torsdag	22/11	Fredag	23/11	v47
8:00											8:00
9:00	L NetJ										9:00
10:00	LQ304-306			F VHDL		F NetJ					10:00
11:00				V3		D1					11:00
12:00											12:00
13:00				L5 VHDL		Ö NetJ					13:00
14:00	F NetJ			Miniproj. del II		B22-25					14:00
15:00	Q1					L NetJ					15:00
16:00						LQ304-306					16:00
17:00											17:00
v48	Måndag	26/11	Tisdag	27/11	Onsdag	28/11	Torsdag	29/11	Fredag	30/11	v48
8:00											8:00
9:00	L NetJ										9:00
10:00	LQ304-306			F VHDL		F NetJ					10:00
11:00				V3		D1					11:00
12:00											12:00
13:00				L5 VHDL		Ö NetJ					13:00
14:00	F NetJ			Miniproj. del III		B22-25					14:00
15:00	Q1										15:00
16:00											16:00
17:00											17:00
v49	Måndag	3/12	Tisdag	4/12	Onsdag	5/12	Torsdag	6/12	Fredag	7/12	v49
8:00						F NetJ					8:00
9:00						Q1					9:00
10:00				F VHDL		L NetJ					10:00
11:00				V3		LQ304-306					11:00
12:00											12:00
13:00				L5 VHDL		Ö NetJ					13:00
14:00				Miniproj. uppsamling		B22-25					14:00
15:00						L NetJ					15:00
16:00						LQ304-306					16:00
17:00											17:00
v50	Måndag	10/12	Tisdag	11/12	Onsdag	12/12	Torsdag	13/12	Fredag	14/12	v50
8:00							L NetJ		L NetJ		8:00
9:00							LQ304-306		LQ304-306		9:00
10:00	F VHDL										10:00
11:00	V3										11:00
12:00											12:00
13:00											13:00
14:00											14:00
15:00											15:00
16:00											16:00
17:00											17:00